

图 1 LED 显示屏虚拟技术原理

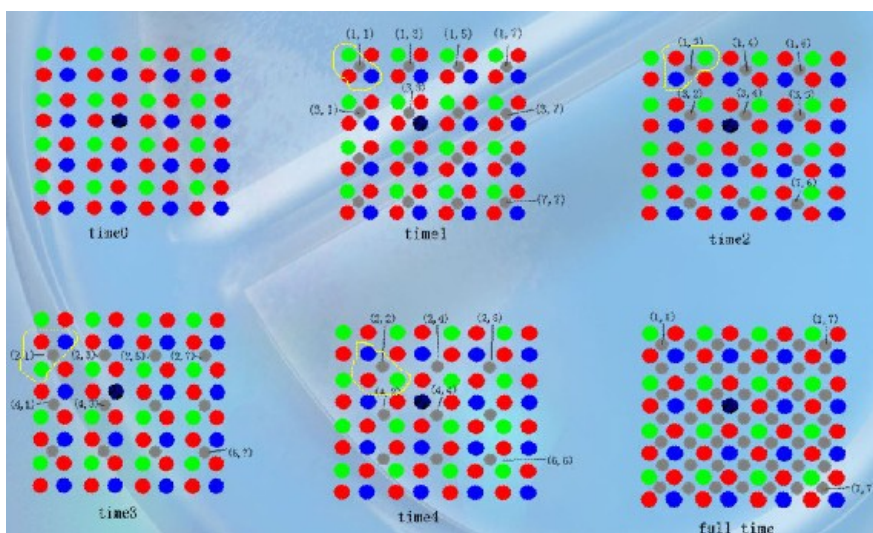


图 2 LED 显示屏虚拟技术显示过程

虚拟技术显示过程分析：

Time0：没有点亮。其实点像素为 4 行 4 列。

Time1：与黄色标注一样的灯组合将构成一个像素。产生 4 行 4 列的像素。

Time2：与黄色标注一样的灯组合将构成一个像素。产生 4 行 3 列的像素。

Time3：与黄色标注一样的灯组合将构成一个像素。产生 3 行 4 列的像素。

Time4：与黄色标注一样的灯组合将构成一个像素。产生 3 行 3 列的像素。

fulltime：共产生 7 行 7 列个像素。

由此可以验证，虚拟像素与实点像素的关系为： $m=2n-1$ 。其中  $m$  为虚拟像素， $n$  为实点像素。